



John Corredor Franco, PhD

INFORMACIÓN DE CONTACTO *john.corredor@unipamplona.edu.co*

INTERÉS EN INVESTIGACIÓN Predicción de rendimiento, arquitectura de computadores, nodos de computo Multicore, sistemas operativos, sistemas híbridos, arquitecturas y paradigmas paralelos, robótica, enseñanza de la ingeniería, diseño y verificación de prototipos hardware.

EDUCACIÓN **Universidad Autónoma de Barcelona**, Barcelona, ESPAÑA

Ph.D., Informática Avanzada y Procesamiento Paralelo, Julio 2011

- Departamento de Arquitectura de Computadores y Sistemas Operativos (DACSO)
- Título de Tesis: *Predicción del Comportamiento de Aplicaciones Científicas Paralelas en Nodos de Computo Multicore.*
- Tutores: Juan Carlos Moure, Ph.D y Dolores Rexachs, Ph.D
- *Cum Laude*

M.S., Computación de Altas Prestaciones, Septiembre 2007

- Departamento de Arquitectura de Computadores y Sistemas Operativos (DACSO)
- Título de Tesis: *Evaluación del Rendimiento en Nodos de Computo Multicore.*
- Tutor: Juan Carlos Moure, Ph.D

Universidad de Los Andes, Mérida Edo. Mérida, VENEZUELA

Ingeniero de Sistemas, Facultad de Ingeniería, Abril 2002

- Escuela de Ingeniería de Sistemas - Departamento de Computación
- Título de Tesis: *Controlador Digital Programable de Vehículo Automotor Basado en Tecnología FPGA.*
- Tutor: Amilcar Molina

EXPERIENCIA COMO INVESTIGADOR **Investigador Asistente** Sep 2006 to Enero 2012
Departamento de Arquitectura de Computadores y Sistemas Operativos (DACSO),
Universidad Autónoma de Barcelona, Barcelona, ESPAÑA
Supervisor: Emilio Luque, Ph.D

Investigador Principal Sep 2012 Actualidad
Departamento de Ingeniería de Sistemas,
Universidad de Pamplona, Campus Villa del Rosario, COLOMBIA

PUBLICACIONES EN
CONFERENCIAS Y
CONGRESOS

1. J. Moreno, J. Serrano and **J. Corredor**, *Forecasting meteorology models implemented by the feed-forward architecture of neural networks*", in ICA 2013: Proceedings of The 2013 International Conference on Artificial Intelligence (ICAI'13), CSRA Press, Las Vegas, Nevada, USA, 2013 status: publication in the proceedings and oral formal presentation in ICA'13: July 24-26, 2013, USA.
2. **J. Corredor**, J. C. Moure, D. Rexachs, D. Franco, and E. Luque, *Performance Behavior Prediction Scheme for Shared-Memory Parallel Applications*", in IEEE Cluster 2011. Proceedings of the 2011 International Conference IEEE CLUSTER 2011, Austin, Texas, USA, 2011, poster accepted for publication in the proceedings and formal presentation in Cluster '2011: September 27.
3. **J. Corredor**, J. C. Moure, D. Rexachs, D. Franco, and E. Luque, *Methodology to Predict the Performance Behavior of Shared-Memory Parallel Applications on Multicore Systems*", in PDPTA 2011: Proceedings of the 2011 International Conference on Parallel and Distributed Processing Techniques and Applications, CSRA Press, Las Vegas, Nevada, USA, 2011 status: accepted for publication in the proceedings and oral formal presentation in PDPTA'11: July 18-21, 2011, USA.
4. **J. Corredor**, J. C. Moure, D. Rexachs, D. Franco, and E. Luque, *Selecting a Suitable Multicore System for Shared-Memory Parallel Application on Multicore Systems*", in PDPTA 2010: Proceedings of the 2010 International Conference on Parallel and Distributed Processing Techniques and Applications, CSRA Press, Las Vegas, Nevada, USA, 2010, pp. 228 - 234.
5. **J. Corredor**, J. C. Moure, D. Rexachs, D. Franco, and E. Luque, *Active Learning Processes to Study Memory Hierarchy on Multicore Systems*", *Procedia Computer Science*, vol. 1, no. 1, pp. 921 - 930, 2010, iCCS 2010.
6. **J. Corredor**, J. C. Moure, D. Rexachs, D. Franco, and E. Luque, *Behavior Prediction of Shared-Memory Parallel Application on Multicore Systems*", *The 3erd Palestinian International Conference on Computer and Information Technology*, vol. 1, no. 1, pp., 2010, PICCIT 2010.
7. **J. Corredor**, J. C. Moure, D. Rexachs, D. Franco, and E. Luque, *Selection of Multicore Computing Nodes for a Shared-Memory Parallel Application.*", in the XVI Argentinian Congress of Computer Science, vol. 1, no. 1, pp. 152 - 161, 2010, CACIC 2010.
8. **J. Corredor**, J. C. Moure, D. Rexachs, D. Franco, and E. Luque, *Predicting the Behavior of Shared-Memory Parallel Applications on Multicore Computing Nodes.*". in the III Spanish Congress of Informatics CEDI 2010. SO2 XXI Journals of Parallelism, JP'2010 (SARTECO). Sep. 2010.

OTRAS
PUBLICACIONES

1. A. Molina, **J. Corredor Franco**, *Apuntes de Arquitectura de Computadores*". Universidad de Los Andes. Consejo de Facultad de Ingeniera de la Universidad de Los Andes. VENEZUELA Octubre 2005.
(http://biblioteca.universia.net/html_bura/ficha/params/id/37745222.html)

PROYECTOS DE
INVESTIGACIÓN

1. **J. Corredor**, A. Florez, y L. Santos "Metodologías para el desarrollo didáctico de microprocesadores y procesadores como herramientas de Aprendizaje Activo." Universidad de Pamplona. Departamento de Ingeniería de Sistemas Campus Villa del Rosario. Proyecto del Grupo de Ciencias Computacionales CICOM.
2. Computacin de Altas Prestaciones y su aplicacin a la ciencia e ingeniera computacional. (CAPACIC), TIN2007-64974. Rol: Investigador, 2007-2011. País: ESPAÑA.

FORMACIÓN
TECNOLÓGICA

SIGMA GESTIÓN UNIVERSITARIA

- Formación en el desarrollo y soporte de los sistemas de gestión para el entorno universitario.
- Estudios
 - Javascript DOM JQuery, Listados XSL, Java, JSP
 - Frameworks e IDE
 - Trabajo en Equipo
 - Diseño Centrado en el Usuario
- c/ Alcalde Barnils, 64-68 Mdulo B, 3a Planta Parc Empresarial Sant Joan 08174-Sant Cugat del Valles Barcelona ESPAÑA
- Septiembre 2011 Febrero 2012

EXPERIENCIA
DOCENTE

Profesor - Investigador Septiembre 2013 - Actualidad
Sistemas Operativos, Paradigmas de Programación, Microprocesadores, IA
Departamento de Ingeniería de Sistemas
Campus Villa del Rosario,
Universidad de Pamplona, COLOMBIA

Instructor Agosto 2013 - Noviembre 2013
Mantenimiento de Equipos de Computo
Servicio Nacional de Aprendizaje, SENA - CEDRUM
Norte de Santander
COLOMBIA

Profesor - Investigador Octubre 2012 - Febrero 2013
Diplomados y Modulos de Visual Studio .NET
Departamento de Ingeniería de Sistemas
Universidad Simón Bolívar
Cúcuta Norte de Santander, COLOMBIA

Profesor - Investigador Sep 2006 - Agosto 2010
Microprocesadores, Microcontroladores, Arquitectura de Computadores, Sistemas Operativos
Departamento de Arquitectura y Sistemas Operativos (DACSO-CAOS)
Escuela de Ingeniería de Sistemas
Universidad Autónoma de Barcelona
Barcelona, ESPAÑA

EXPERIENCIA
PROFESIONAL

IBM e-Power outsourcing Caracas, Venezuela Octubre 2005 – Julio 2006

- Profesor de Programación: Diseño e implementación para eventos de negocios.
- Participación en el Desarrollo de Software para eventos de negocios.

Xelar Xerox de Venezuela Mérida, Venezuela Junio 2000 a Mayo 2004

- Ingeniero de Información y Tecnología.
- Responsable de la adquisición, instalación, mantenimiento y administración de hardware / software y el apoyo de Xerox servicios de Internet

EXPERIENCIA
SOFTWARE Y
HARDWARE

Programación

- C, C++, Java, JavaScript, NetLogo, Pascal, Perl, PHP, OpenMP Modelo de Programación, UNIX Java, Lisp, UNIX shell scripting (including POSIX.2), GNU make, AppleScript, SQL, MySQL, MATLAB, Maple, Mathematica, y otros.

Información/Internet Tecnología

- Networking (UDP, TCP, ARP, DNS, Dynamic routing), Services (Apache, SQL, MediaWiki, POP, IMAP, SMTP). Gestores de Contenido online (Joomla, Drupal, WordPress entre otros).

Aplicaciones de Productividad

- TEX (LATEX, BibTEX, PSTricks), Vim, y comunes paquetes de productividad (para Windows, OS X, Mac OS, y plataformas Linux).

Sistemas Operativos

- Microsoft Windows (Familia), Apple OS X, IBM OS/2, Linux, Solaris, y otras variaciones UNIX.

FORMACIÓN
PEDAGOGICA

Orientación de los Procesos para la Ejecución de la Formación Profesional Integral.
Servicio Nacional de Aprendizaje. SENA. Curso Presencial 140 horas.