



CRONOGRAMA DE TRABAJO DE GRADO

DEPARTAMENTO ELÉCTRICA, ELECTRÓNICA, SISTEMAS y TELECOMUNICACIONES (EEST) SEMESTRE 2023-2

Sede: Pamplona

Fase 1: Anteproyectos

Actividad	Semana del semestre	Fecha límite
Entrega de anteproyectos El formato de propuesta debe ser remitido al correo electrónico de la dirección o coordinación del programa de acuerdo con la sede o dirección de correo electrónico de trabajo de grado o en la plataforma establecida por el programa académico.	2	13 de octubre de 2023 13:00 horas
Revisión de requisitos y asignación de jurados por parte del Comité de Trabajo de Grado para la evaluación de los anteproyectos	2	13 de octubre de 2023
Envío de anteproyecto por parte del comité a jurados para proceso de evaluación	2	13 de octubre de 2023
Envío de correcciones de anteproyectos por parte de los jurados a los estudiantes	3	17 de octubre de 2023 17:00 horas
Sustentación de propuestas de anteproyecto de trabajo de grado	3	19 y 20 de octubre de 2023
Firma de actas de sustentación de anteproyectos	3	20 de octubre de 2023

Notas Aclaratorias:

- En el caso que el jurado no emita las correcciones u observaciones al anteproyecto en el tiempo estipulado, será asumido automáticamente que dichos comentarios o anotaciones no existen y se da por aprobado el documento para ese jurado.



- La sustentación de anteproyectos se realizará de acuerdo la agenda establecida por cada comité de Trabajo de Grado, la actividad debe contar con la participación de estudiantes, directores de trabajo de grado y jurados.
- En los procesos de sustentación de anteproyectos los jurados verificarán que las correcciones u observaciones realizadas en la evaluación hayan sido previstas como punto para su evaluación final.
- Las fechas establecidas en el presente documento son inamovibles y el incumplimiento de alguna de ellas generará la postergación automática del proceso de trabajo de grado para el semestre siguiente 2024-1.

Pamplona, 03 de octubre de 2023, en reunión del departamento:

M.Sc. Victor Manuel Garrido Arévalo

Director del Departamento Eléctrica, Electrónica, Sistemas y Telecomunicaciones (EEST)

M.Sc (c). Frayn Steevens Monsalve Pabón

Director Ingeniería Eléctrica

M.Sc (c). Marleny Fernandez Sandoval

Directora Ingeniería Electrónica

Mg. José Liviston Mendoza Bejarano

Director Ingeniería de Sistemas

Ing. Karen Margarita Herazo Garay

Directora Ingeniería en Telecomunicaciones