



CRONOGRAMA DE TRABAJO DE GRADO
DEPARTAMENTO DE INGENIERÍAS ELÉCTRICA, ELECTRÓNICA, SISTEMAS y
TELECOMUNICACIONES (EEST)
SEMESTRE 2023-2
Sede: Pamplona

Fase 2: Trabajos finalizados

Actividad	Semana del semestre	Fecha límite
<p>Entrega de trabajo de grado al director El documento debe ser remitido al director para su revisión y aval.</p>	11	11 de diciembre de 2023 13:00 horas
Envío de correcciones u observaciones de trabajos de grado por parte del director a sus estudiantes.	12	18 de diciembre de 2023
<p>Entrega de trabajo de grado El documento debe ser remitido por el director del trabajo de grado al correo electrónico de la dirección o coordinación del programa de acuerdo a la sede, dando el aval que el trabajo de grado cumple con los requisitos para ser evaluado por los jurados.</p>	13	5 de febrero de 2024
Revisión de requisitos por parte del Comité de Trabajo de Grado	13	6 de febrero de 2024
Envío de trabajos de grado por parte del comité a jurados para proceso de evaluación	13	6 de febrero de 2024
Envío de correcciones u observaciones de trabajos de grado por parte de los jurados a los estudiantes	14	12 de febrero de 2024
Pre-sustentación de trabajos de grado	14	15 y 16 de febrero de 2024
Entrega final del trabajo de grado con aprobación del director	16	26 de febrero de 2024



Sustentación de trabajos de grado	16	27 y 28 de febrero de 2024
Firma y remisión de actas de trabajo de grado a la dirección o coordinación del programa de acuerdo con la sede	16	28 y 29 de febrero de 2024

Notas Aclaratorias:

- En el caso que el jurado no emita las correcciones u observaciones al proyecto en el tiempo estipulado, será asumido automáticamente que dichos comentarios o anotaciones no existen y se da por aprobado el documento para ese jurado.
- La sustentación de proyectos se realizará de acuerdo la agenda establecida por cada comité de Trabajo de Grado, la actividad debe contar con la participación de estudiantes, directores de trabajo de grado y jurados.
- En los procesos de sustentación de proyectos los jurados verificarán que las correcciones u observaciones realizadas en la evaluación hayan sido previstas como punto para su evaluación final.
- Las fechas establecidas en el presente documento son inamovibles y el incumplimiento de alguna de ellas generará la postergación automática del proceso de trabajo de grado para el semestre siguiente 2024-1.

Pamplona, 23 de noviembre de 2023, en reunión del departamento:

M.Sc. Victor Manuel Garrido Arévalo

Director del Departamento Eléctrica, Electrónica, Sistemas y Telecomunicaciones (EEST)

M.Sc (c). Frayn Steevens Monsalve Pabón

Director Ingeniería Eléctrica

M.Sc (c). Marleny Fernandez Sandoval

Directora Ingeniería Electrónica

Mg. José Liviston Mendoza Bejarano

Director Ingeniería de Sistemas

Ing. Karen Margarita Herazo Garay

Directora Ingeniería en Telecomunicaciones