

John Corredor Franco

Información de Contacto

Calle 24 # 7-48
Mérida Edo Mérida
Venezuela

Móvil: 0414 73 648 02
Fijo: 0274 252 17 25
Email:
john.corredor@caos.uab.es
<http://caos.uab.es/john.corredor>

Áreas de Interés en la Investigación

Predicción rendimiento, arquitectura de computadores, nodos de computo Multicore, sistemas operativos, sistemas híbridos, teoría de comunicaciones, optimización, arquitecturas paralelas, robótica, enseñanza de la ingeniería, programación paralela, diseño de hardware y verificación.

Educación

Universidad Autònoma de Barcelona, Departamento de Arquitectura de Computadores y Sistemas Operativos (DACSO - CAOS)
Bellaterra, Barcelona - ESPAÑA
Doctor por la Universidad Autònoma de Barcelona
(Calificación Sobresaliente *CUM-LAUDE*). Área Computación de Altas Prestaciones, Julio 2011.

Título de la Tesis: *Predicción del Comportamiento de Aplicaciones Científicas Paralelas en Nodos de Computo Multicore.*

Directores: *Juan Carlos Moure y Dolores Rexachs del Rosario.*

Área de Estudio: *Evaluación y configuración de la arquitectura de altas prestaciones: computo y recursos de almacenamiento.*

Universidad Autònoma de Barcelona, Departamento de Arquitectura de Computadores y Sistemas Operativos (DACSO - CAOS)
Bellaterra, Barcelona - ESPAÑA
Master en Computación de Altas Prestaciones
Área Computación de Altas Prestaciones
Sep. 2007.

Título de la Tesis: *Evaluación del Rendimiento en Nodos de Computo Multicore.*

Director: *Juan Carlos Moure.*

Área de Estudio: *Evaluación y configuración de la arquitectura de altas prestaciones: computo y recursos de almacenamiento.*

Universidad de Los Andes, Mérida, VENEZUELA

Ingeniero de Sistemas

Junio 2002.

Titulo de la Tesis: *Controlador Digital Programable de Vehículo Automotor Basado en Tecnología FPGA.*

Director: *Amilcar Molina.*

Escuela de Ingeniería de Sistemas

Facultad de Ingeniería

Universidad de los Andes, Mérida Venezuela.

http://biblioteca.universia.net/html_bura/ficha/params/id/37762024.html

Publicaciones en Conferencias y Congresos

- J. Corredor, J. C. Moure, D. Rexachs, D. Franco, and E. Luque, "**Performance Behavior Prediction Scheme for Shared-Memory Parallel Applications**", in IEEE Cluster 2011. *Proceedings of the 2011 International Conference IEEE CLUSTER 2011, Austin, Texas, USA, 2011*, poster accepted for publication in the proceedings and formal presentation in Cluster '2011: September 27.
- J. Corredor, J. C. Moure, D. Rexachs, D. Franco, and E. Luque, "**Methodology to Predict the Performance Behavior of Shared-Memory Parallel Applications on Multicore Systems**", in PDPTA 2011: *Proceedings of the 2011 International Conference on Parallel and Distributed Processing Techniques and Applications, CSRA Press, Las Vegas, Nevada, USA, 2011* status: accepted for publication in the proceedings and oral formal presentation in PDPTA'11: July 18-21, 2011, USA.
- J. Corredor, J. C. Moure, D. Rexachs, D. Franco, and E. Luque, "**Selecting a Suitable Multicore System for Shared-Memory Parallel Application on Multicore Systems**", in PDPTA 2010: *Proceedings of the 2010 International Conference on Parallel and Distributed Processing Techniques and Applications, CSRA Press, Las Vegas, Nevada, USA, 2010*, pp. 228 - 234.
- J. Corredor, J. C. Moure, D. Rexachs, D. Franco, and E. Luque, "**Active Learning Processes to Study Memory Hierarchy on Multicore Systems**", *Procedia Computer Science, vol. 1, no. 1, pp. 921 - 930, 2010, iCCS 2010.*
- J. Corredor, J. C. Moure, D. Rexachs, D. Franco, and E. Luque, "**Behavior Prediction of Shared-Memory Parallel Application on Multicore Systems**", The 3er Palestinian International Conference on Computer and Information Technology, vol. 1, no. 1, pp., 2010, PICCIT 2010.
- J. Corredor, J. C. Moure, D. Rexachs, D. Franco, and E. Luque, "**Selección de nodos de cómputo multicore, para una aplicación paralela de memoria compartida.**", en la XVI Congreso Argentino de Ciencias de la Computación, vol. 1, no. 1, pp. 152 - 161, 2010, CACIC 2010. ISBN 978-950-9474-49-9
- J. Corredor, J. C. Moure, D. Rexachs, D. Franco, and E. Luque, "**Predicción del comportamiento de aplicaciones paralelas de memoria compartida en nodos de cómputo multicore**". III Congreso Español de Informática CEDI 2010. SO2 XXI Jornadas de Paralelismo Valencia España, JP'2010 (SARTECO). Sep. 2010.

Otras Publicaciones

- A. Molina, J. Corredor Franco, “*Apuntes de Arquitectura de Computadores*”. Universidad de Los Andes. Consejo de Facultad de Ingeniería de la Universidad de Los Andes. Octubre 2005.
http://biblioteca.universia.net/html_bura/ficha/params/id/37745222.html

Proyectos de Investigación Nacional

Computación de Altas Prestaciones y su aplicación a la ciencia e ingeniería computacional.

(CAPACIC), TIN2007-64974.

Rol: Investigador, 2007-2011.

País: España.

Formación Tecnológica “Sigma Gestión Universitaria”

Formación en el desarrollo y soporte de los sistemas de gestión para el entorno Universitario.

Septiembre 2011 – Febrero 2012

- Javascript DOM Jquery, Listados XSL, Java, JSP
- Frameworks e IDE
- Trabajo en Equipo
- Diseño Centrado en el Usuario

<http://www.gestionuniversitariasigma.com/>

c/ Alcalde Barnils, 64-68

Módulo B, 3ª Planta

Parc Empresarial Sant Joan

08174- Sant Cugat del Vallès

Barcelona España

Experiencia Docente

- *Universidad Autònoma de Barcelona* – Bellaterra Barcelona, España
Septiembre 2006 a Agosto 2010
Instructor: *Microprocesadores 21333*
- *Universidad Autònoma de Barcelona* – Bellaterra Barcelona, España
Septiembre 2008 a Agosto 2010
Instructor: *Arquitectura de Computadores II*

Experiencia Profesional

- *IBM e-Power outsourcing* – Caracas, Venezuela
Octubre 2005 a Julio 2006
Profesor de Programación: *Diseño e implementación para eventos de negocios*. Participación en el desarrollo de software.
- *Xelar Xerox de Venezuela* – Mérida, Venezuela
Junio 2000 a Mayo 2004
Ingeniero de Información y Tecnología. Responsable de la adquisición, instalación, mantenimiento y administración de hardware / software y el apoyo de Xerox servicios de Internet.

Experiencia Hardware y Software.

Programación:

- C, Java, JavaScript, Pascal, Perl, OpenMP Modelo de Programación, UNIX shell scripting (incluyendo POSIX.2), GNU make, AppleScript, SQL, MySQL, Matlab, Maple, Mathematica, y otros.

Información/Internet Tecnología:

- Networking (UDP, TCP, ARP, DNS, Dynamic routing), Services (Apache, SQL, MediaWiki, POP, IMAP, SMTP). Gestores de Contenido Web Joomla, WordPress y Drupal.

Aplicaciones de Productividad:

- TEX (LATEX, BibTEX, PSTricks), Vim, y comunes paquetes de productividad (para Windows, OS X, Mac OS, y plataformas Linux).

Sistemas Operativos:

- Microsoft Windows (Familia), Apple OS X, IBM OS/2, Linux, Solaris, y otras variaciones UNIX.

Sistemas y Simuladores

- SAGE (Sistema Algebraico Computacional), Simics Simulador completo del Procesador, Matlab, Omnet, entre otros.